**이력서**

|  |  |  |
| --- | --- | --- |
| 이름 | 남상규 |  |
| 주소 | 서울 강남구 대치2동 950번지 우정에쉐르 302호 |
| 전화 | 82-10-5445-9337 |
| E-Mail | [halite@gmail.com](mailto:halite@gmail.com) |
| 생년월일 | 1970년 3월 15일 |

저는 1995년부터 20여년째 초음파 시스템 개발을 하고 있습니다. 1995년에 H/W, S/W엔지니어로 업무를 시작해 나중에는 주로 초음파 시스템 개발 프로젝트 리더 업무를 수행했습니다.

1995년에 입사한 (주)메디슨은 벤처회사 였고 프로젝트에 인력이 얼마 없었기 때문에 저는 개발 이외의 업무를 같이 수행했습니다. 이와 같은 초음파 시스템 개발 동안의 다른 업무 수행은 직간접적으로 영업, 제조, 마케팅 등의 경험을 쌓을 수 있게 했고 이것은 모든 분야에 대해 폭넓게 아는 저의 장점이 되었습니다.

기술과 관련해, 저는 대학원에서 H/W, S/W를 함께 다루는 ISDN Terminal Adaptor 개발 및 ISDN Network을 전공했습니다. 메디슨에 입사해 S/W 개발을 약 5년간 수행한 후 H/W 플랫폼 개발, S/W 기반 빔포밍 개발 등을 진행 하고 약 15년 간은 프로젝트 리더의 업무를 수행했습니다. 이와 같이 수년 간의 S/W 개발, H/W 개발 그리고 프로젝트 리더 경험은 제가 기술적으로 모든 분야에 대해 알게 된 좋은 경험이었고 S/W, H/W, 신호처리, 기구 설계에 이르는 전 분야를 아는 경쟁력 있는 사람이 될 수 있었습니다. 이런 경쟁력은 제가 좋은 프로젝트 리더가 되는 밑거름이 되어 초음파 시스템 개발 동안 팀원 들에게 개발의 방향이나 비전을 제시할 수 있었습니다.

또한 저는 미국의 ATL(지금은 Philips에 merge되었음)社와 low-end 시스템 ODM을 진행했고 high-end 시스템은 공동개발을 진행해 다른 회사와의 협업, 다른 조직과의 협업에 대해 배울 수 있었습니다.

이런 20여년 간의 경험과 보유 기술을 통해 저는 의료기기 시장을 이해하고 초음파 시스템을 기획하고 개발하는데 아주 적합하다고 생각합니다.

특히, 2011년부터 Radiology Premium 초음파 장비를 개발해 시장에서 호평을 받았고 이는 그 동안의 개발 경험을 진일보 시킬 수 있는 기회였습니다. 최고의 초음파 장비가 가져야하는 이미지 성능이 어떻게 만들어질 수 있는지 알게 되었고 시장에서 불량률이 적은 장비를 만들기 위해서는 어떤 시험법 및 프로세스를 사용해 개발해야 하는지 알 수 있었습니다. 더불어 사용자 측면에서의 사용성이 얼마나 중요한지도 알 수 있었고 이를 바탕으로 사용성이 획기적으로 좋아진 최고의 장비를 개발할 수 있었습니다.

이런 경험, 지식은 제가 초음파 장비 개발의 시작인 상품기획에서부터 개발, 제조 그리고 서비스에 이르기까지 전체를 알 수 있도록 해주었고 저의 강점이 되었다고 생각합니다.

저의 20여년 간의 경험, 지식 그리고 개발 방향에 대한 생각은 귀사에 큰 도움이 될 것이라 확신 합니다.

**업무 경험**

**2011.2 ~ 현재**, 삼성메디슨

* 역할 : 프리미엄 영상의학과 초음파 시스템 프로젝트 리더(RS80A, 삼성의 첫번째 프리미엄 영상의학과 장비)
* 목표 : Philips iU22과 경쟁할 수 있는 최고 이미지 성능 장비 개발
* 2014년 6월 출시 후 v3.0까지 Upgrade 진행 중

**2010.1 ~ 2011.1**, 메디슨

* 역할 : 128채널 HCU(Hand Carry Unit, laptop style) 초음파 시스템 플랫폼 개발(추후에 HM70A로 출시 되었음)
* 목표 : high-end HCU 플랫폼을 개발해 cart 타입의 장비로부터 포터블 장비까지 외관 디자인 만을 바꾸어 변형할 수 있도록 하고 mid-range에서 high-end까지 모두 지원하는 플랫폼을 개발

**2008.10 ~ 2009.12**, 메디슨

* 역할 : GPU(Graphical Processing Unit)과 S/W를 기반으로하는 초음파 시스템 플랫폼 개발
* 목표 : 빔포머 이후의 모든 데이터를 PC 상에서 S/W로 처리하는 시스템 플랫폼 개발
* 가까운 미래에는 모든 초음파 시스템이 S/W를 기반으로하는 시스템이 될 것이고 이미 많은 회사들이 GPU 상에서 빔포밍을 시도하고 있음
* S/W를 기반으로하는 시스템의 장점은 유연성과 재료비가 적게 든다는 것이다

**2007.1 ~ 2008.9**, 메디슨

* 역할 : high-end 초음파 시스템(Accuvix V20) 개발 프로젝트 리더
* 목표 : Advanced 3D 기능을 갖춘 프리미엄 Ob/Gyn 초음파 장비 개발

**2006.1 ~ 2006.12**, 메디슨

* 역할 : Philips社와 high-end 초음파 장비 공동 개발 프로젝트 리더
* 목표 : 두 회사의 장점을 모아 high-end 시스템을 개발한다. 메디슨은 low-cost 시스템과 좋은 S/W 아키텍처를 제공하고 Philips는 좋은 성능의 이미지 엔진을 제공한다.

**2005.1 ~ 2005.12**, 메디슨

* 역할 : S/W 기반 Digital Scan Converter의 H/W 개발 담당
* 목표 : PC의 컴퓨팅 파워가 증가됨에 따라 H/W 기반 처리가 S/W로 처리 가능해지고 그 중 DSC는 H/W를 S/W로 변환하는 가장 좋은 예이다. DSC를 S/W로 만들게되면 이미지 표시, 리뷰 등에서 이전에 하지 못하던 여러 기능들을 제공할 수 있게 된다.

**2003.1 ~ 2004.12**, 메디슨

* 역할 : low-end 시스템(SA8000II) 개발 프로젝트 리더
* 목표 : 급성장하는 나라에 모든 기능을 지원하는 low-cost 장비를 제공해 시장을 확대한다.
* 이 시스템은 SA8000이라는 mid-range 장비의 기본으로 원가절감을 통해 구현한다.

**2000.1 ~ 2001.12**, 메디슨

* 역할 : low-end 흑백 장비 개발 프로젝트 리더 (SA6000II)
* 목표 : Color Flow image가 필요 없는 개발도상국 low-end 시장 확대. 그러나 차별화를 위해 PW(Pulsed Wave Doppler)는 제공.
* 세계 최초의 PW를 지원하는 128채널 흑백 장비

**1999.1 ~ 1999.12**, 메디슨

* 역할 : ATL社 ODM(Original Design Manufacturer) 장비 (UM400C)의 프로그램 매니저 겸 S/W 개발
* UM400C는 SA6000C의 ODM 모델로 색상 변경과 일부 S/W를 변경해 개발했음.

**1998.1 ~ 1999.12**, 메디슨

* 역할 : low-end 시스템(SA6000C and SA5500)의 S/W 개발
* SA6000C는 low-end 컬러 초음파 시스템이고 한해에 2,500대 이상 팔리는 best seller였음
* SA5500은 흑백 초음파 장비였음
* 동시에 2개 모델을 같이 개발했음

**1997.1 ~ 1997.12**, 메디슨

* 역할 : high-end 초음파 장비(SA8800)의 S/W 개발 담당

**1995.4 ~ 1996.12**, 메디슨

* 역할 : high-end 초음파 장비(SA7700)의 S/W 개발 담당
* SA7700은 메디슨 최초의 컬러 초음파 장비

**교육**

* 1993 ~ 1995, 아주대학교 전자공학과 학사
* 1989 ~ 1993, 아주대학교 대학원 전자공학과, 신호처리 및 컴퓨터 네트워크 전공
* 2008 ~ 2010, 건국대학교 대학원 전자정보통신전공, 박사과정 수료

**강점**

* 디지털 하드웨어 설계 능력 있음 – 마이크로 프로세서, FPGA 기반 고속 하드웨어 등
* S/W 설계 및 구현 능력 있음 – 여러 언어 사용 가능 (assembly, C, C++, C#, Java)
* 신호처리, 프로브, 아날로그 등에 대해 폭넓게 이해하고 있음
* 시스템 레벨 분석, 디자인 기술 보유 – 복잡한 시스템 설계를 즐김
* 여러 분야의 경험이 있음 – H/W, S/W, 마케팅, 영업, 제조 등
* 저가부터 프리미엄 급 초음파 장비 개발 경험 있음

**약점**

* 자세한 기구 설계 능력 부족 – 그러나 여러 초음파 시스템 프로젝트 리더 경험을 통해 기본적인 기구에 대한 이해도는 높음

**출판**

* System Verilog for Design, 2009